



**孕龍科技股份有限公司**  
**ZeroPlus Technology Co., Ltd.**

# SPECIFICATION

**MODEL: B08001-LAP-DIGITAL LOGIC-M**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.41

| Approver |    | Check | Design |
|----------|----|-------|--------|
| GM       | PM |       |        |
|          |    |       |        |

| Customer Confirm |
|------------------|
|                  |

\* Please fax the file to  
ZeroPlus Technology after  
signing.

2F, NO.123, Jian Ba Rd,  
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225  
Fax:+886-2-22234362



## 目录

|               |    |
|---------------|----|
| 1. 软件下载 ..... | 3  |
| 2. 软件安装 ..... | 6  |
| 3. 软件注册 ..... | 10 |
| 4. 人机界面 ..... | 13 |
| 5. 使用说明 ..... | 15 |



## 1. 软件下载

下载安装软件请依照下列步骤：

注：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 请链接 ZEROPLUS 的公司网址：<http://www.zeroplus.com.tw/>。

STEP 2. 点击公司首页仪器事业处 Instrument Division 简体中文。





### STEP 3. 单击产品介绍菜单。

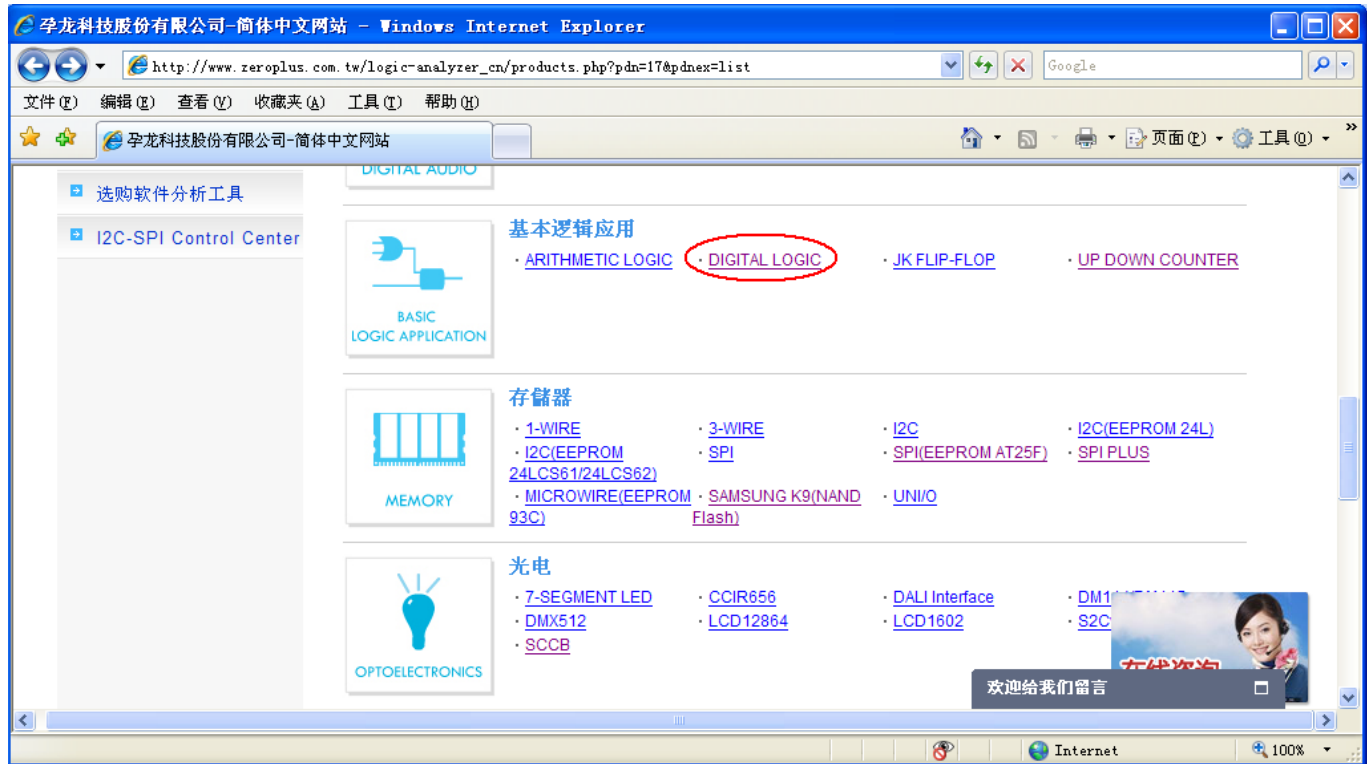


### STEP 4. 再单击总线协议分析模组。

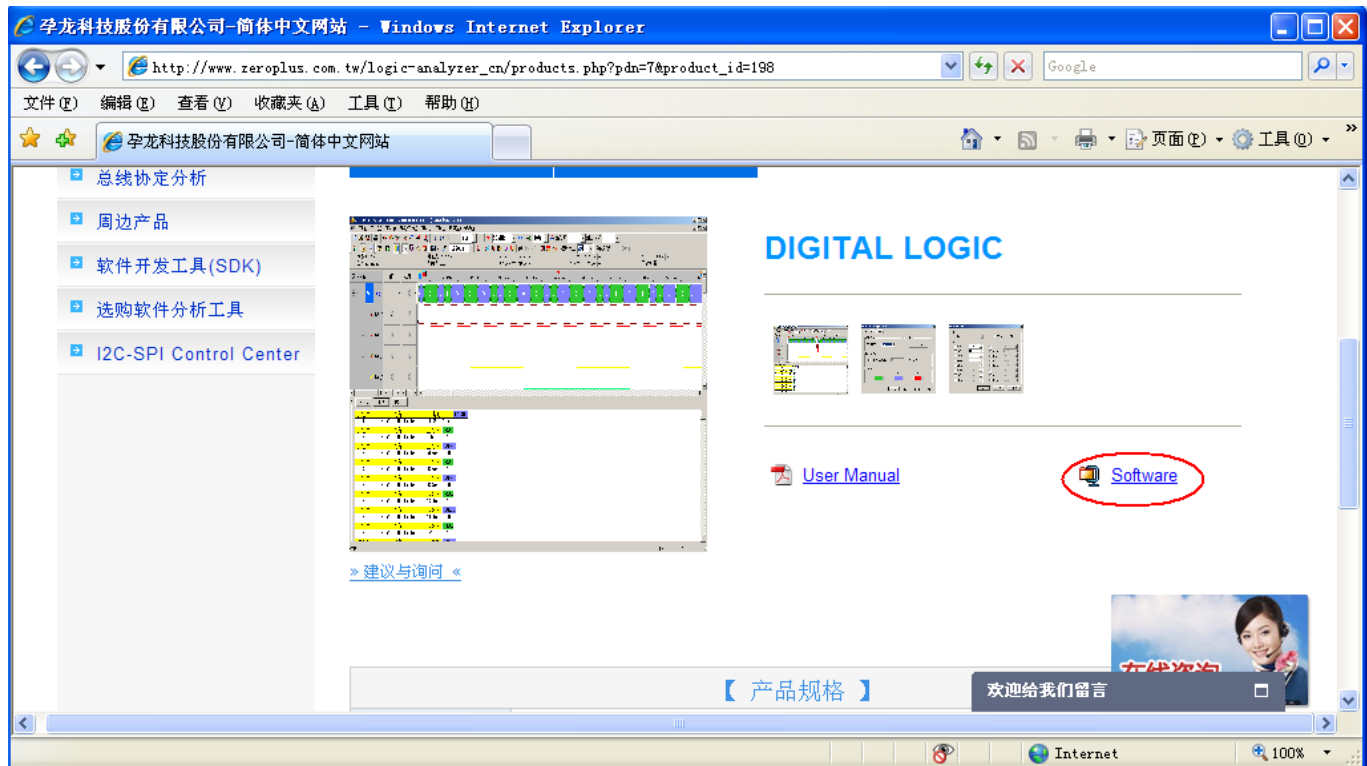




STEP 5. 在基本逻辑应用分类中单击 DIGITAL LOGIC 模组。



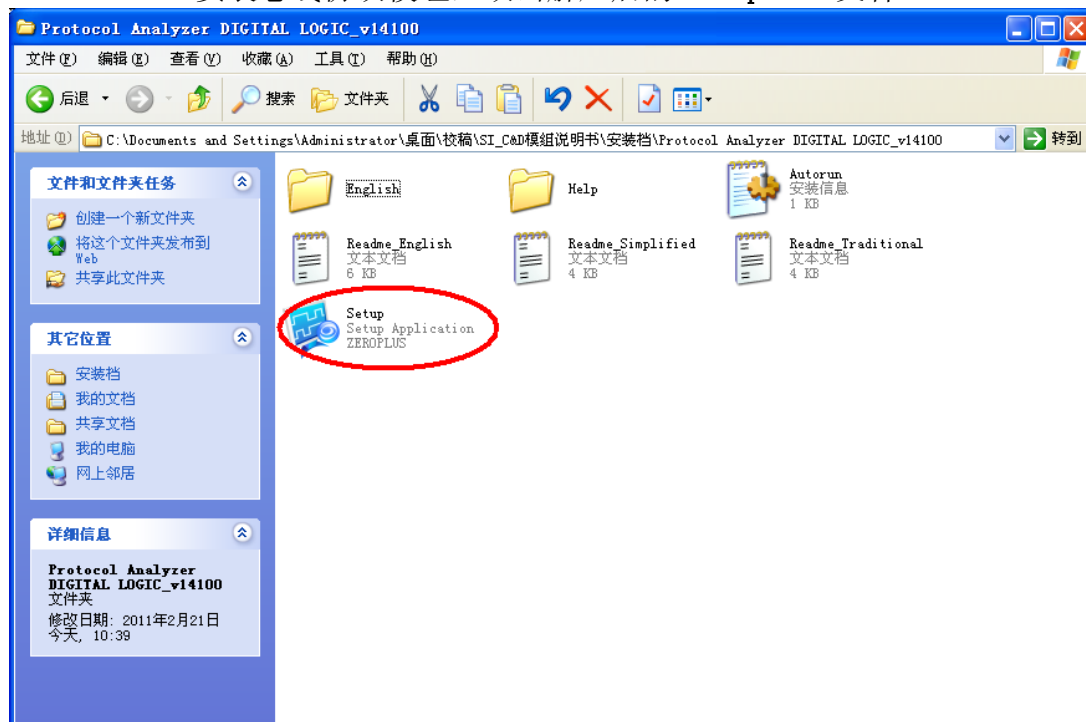
STEP 6. 单击 software，可将该模组安装档文件存储到您的电脑，解压此档进行安装。



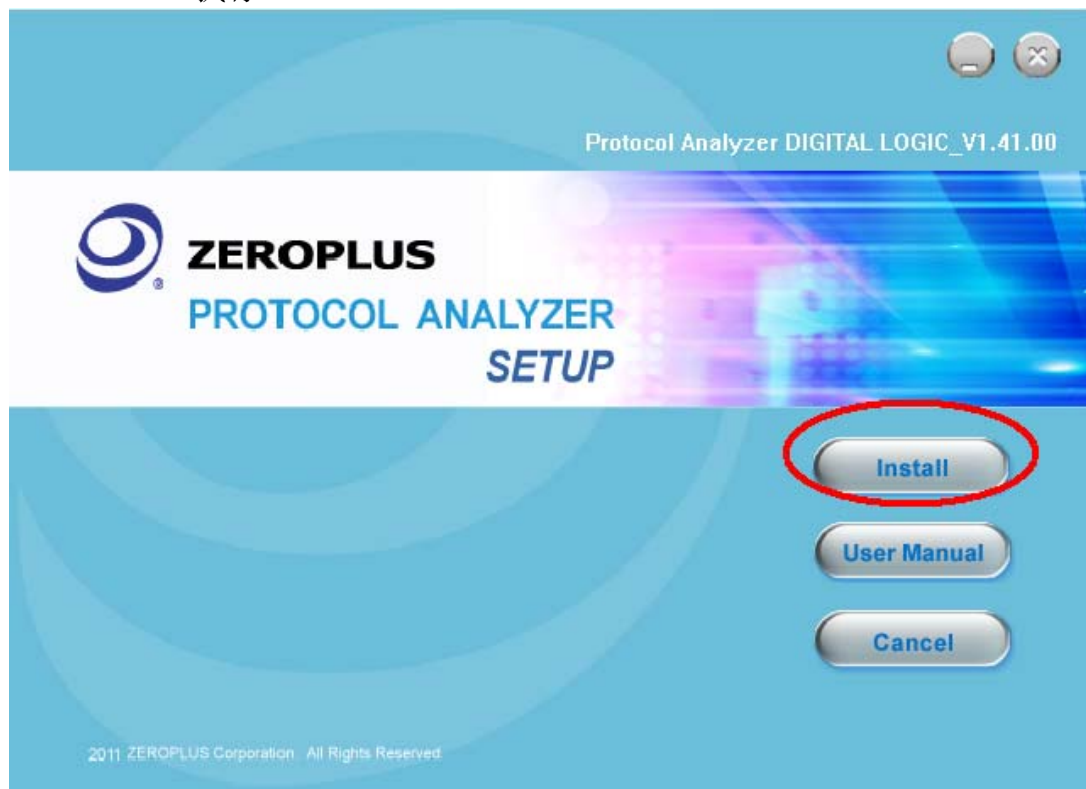


## 2. 软件安装

STEP 1. 安装总线协议模组，双击解压后的 Setup.exe 文件。



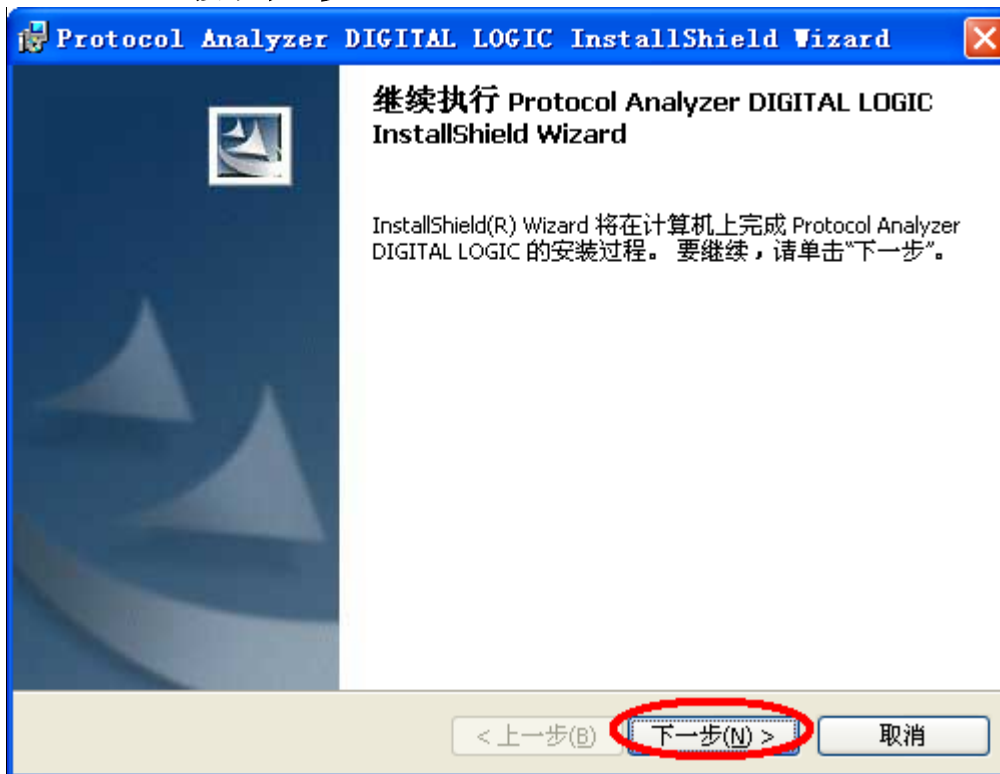
STEP 2. 执行 Install。



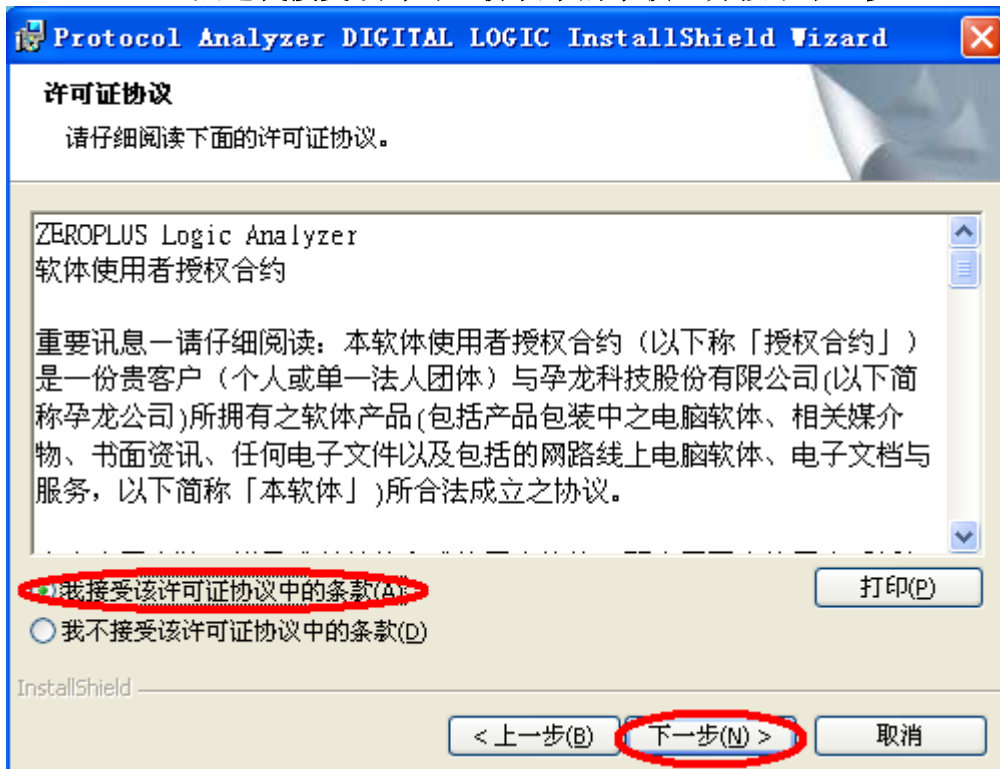




STEP 3. 按下下一步。



STEP 4. 點選我接受该许可证协议中的条款，并按下下一步。





STEP 5. 填写完相关数据，点选下一步。

The screenshot shows the 'User Information' step of the 'Protocol Analyzer DIGITAL LOGIC InstallShield Wizard'. The window title is 'Protocol Analyzer DIGITAL LOGIC InstallShield Wizard'. The main heading is '用户信息' (User Information) with the instruction '请输入您的信息。' (Please enter your information). There are two text input fields: '用户姓名(U):' (User Name) containing '微软用户' (Microsoft User) and '单位(O):' (Unit) containing '微软中国' (Microsoft China). Below these is a section '此应用程序的使用者:' (User for this application) with two radio button options: '使用本机的任何人(A) (所有用户)' (Use for anyone on this computer (all users)) which is selected, and '仅限本人(M) (微软用户)' (Use only for me (Microsoft User)). At the bottom, there are three buttons: '< 上一步(B)' (Previous), '下一步(N) >' (Next), and '取消' (Cancel). The 'Next' button is circled in red.

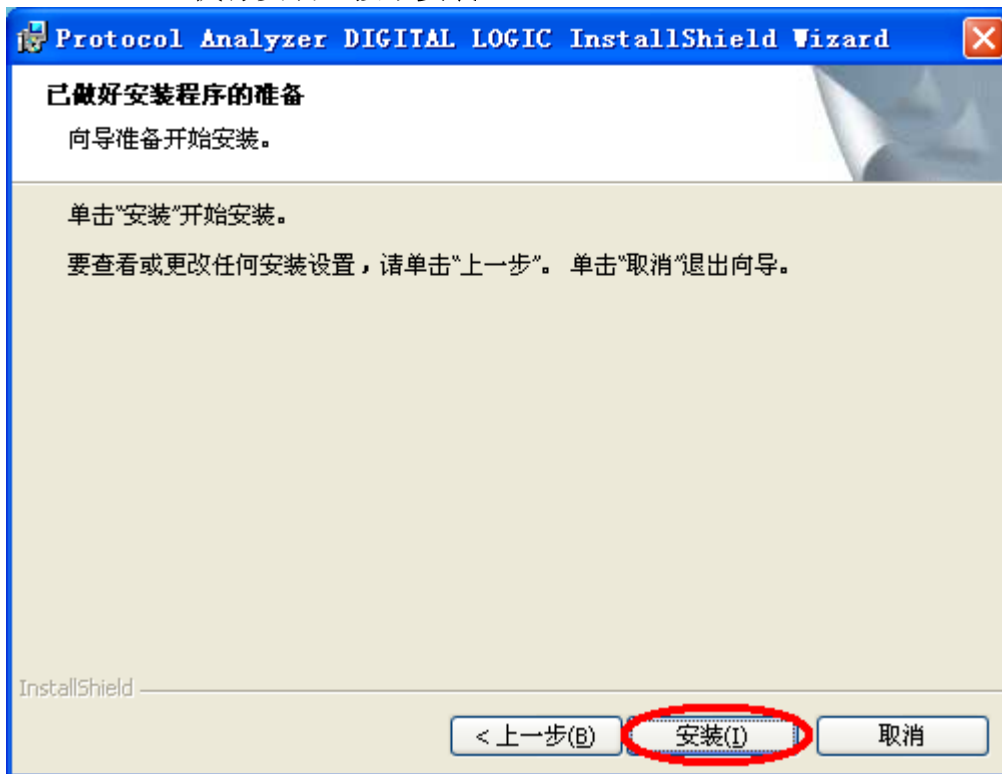
STEP 6. 点选下一步。

The screenshot shows the 'Installation Type' step of the 'Protocol Analyzer DIGITAL LOGIC InstallShield Wizard'. The window title is 'Protocol Analyzer DIGITAL LOGIC InstallShield Wizard'. The main heading is '安装类型' (Installation Type) with the instruction '选择最适合自己的安装类型。' (Select the installation type that best suits your needs). There is a text label '请选择一个安装类型。' (Please select an installation type). There are two radio button options: '完整安装(O)' (Full Installation) which is selected, and '自定义(S)' (Custom). The 'Full Installation' option has a description: '将安装所有的程序功能。(需要的磁盘空间最大)。' (Install all program features. (Requires the most disk space)). The 'Custom' option has a description: '选择要安装的程序功能和将要安装的位置。建议高级用户使用。' (Select the program features to install and the location to install. Recommended for advanced users). At the bottom, there are three buttons: '< 上一步(B)' (Previous), '下一步(N) >' (Next), and '取消' (Cancel). The 'Next' button is circled in red.

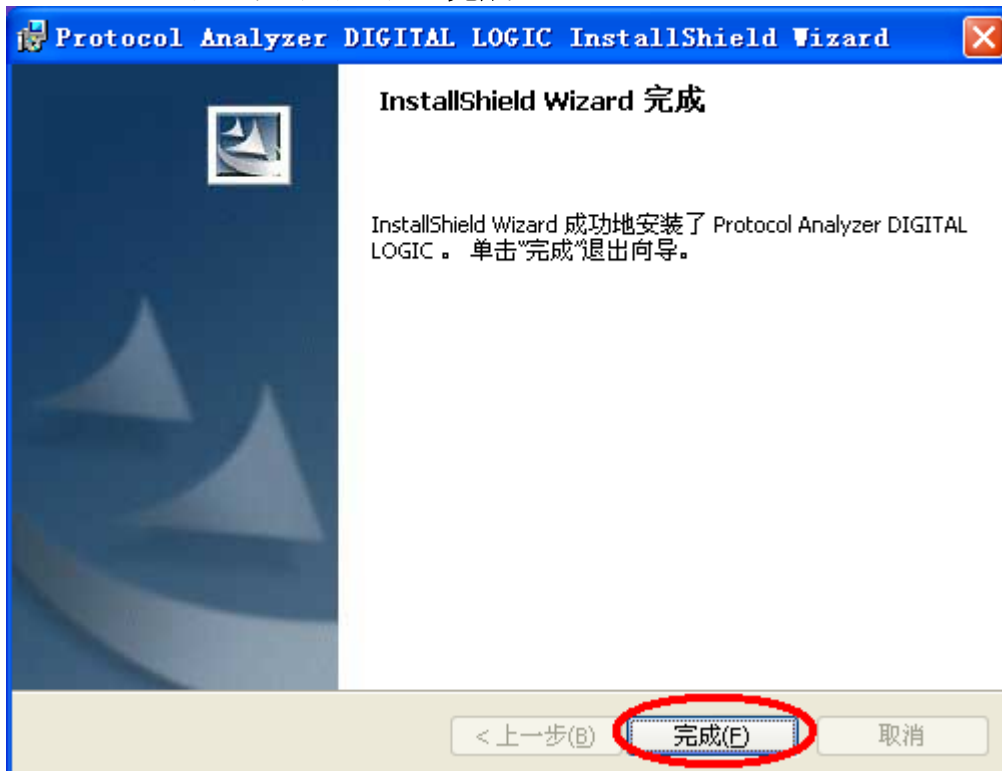




STEP 7. 执行安装，按下安装。



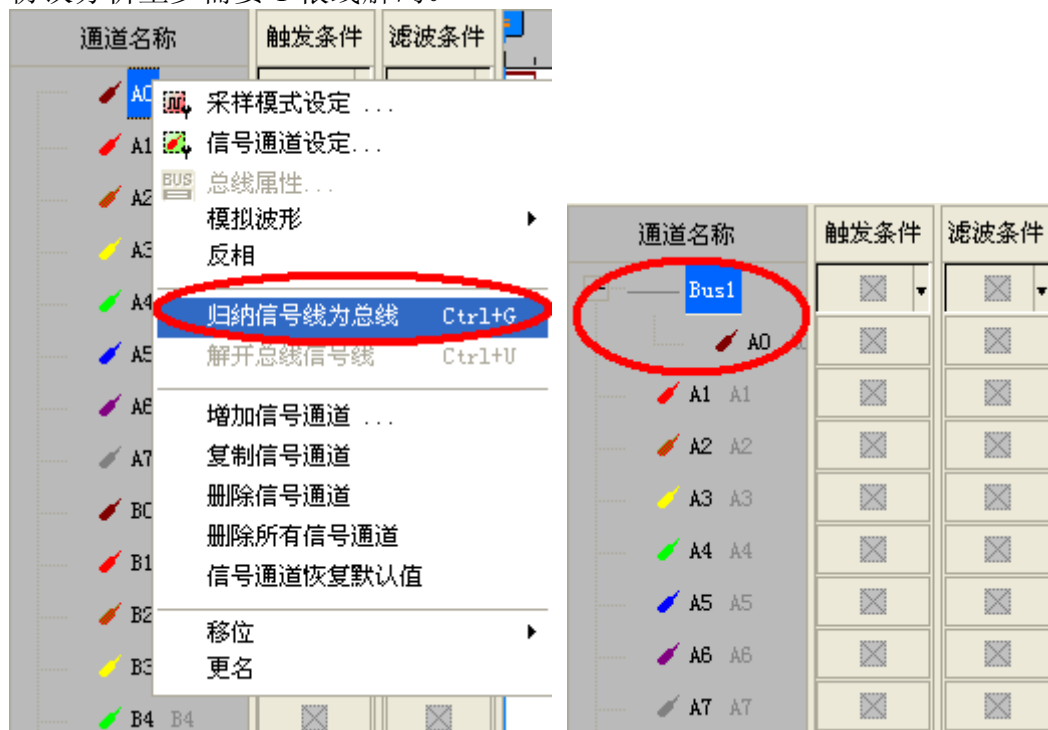
STEP 8. 安装完毕即可按下完成。



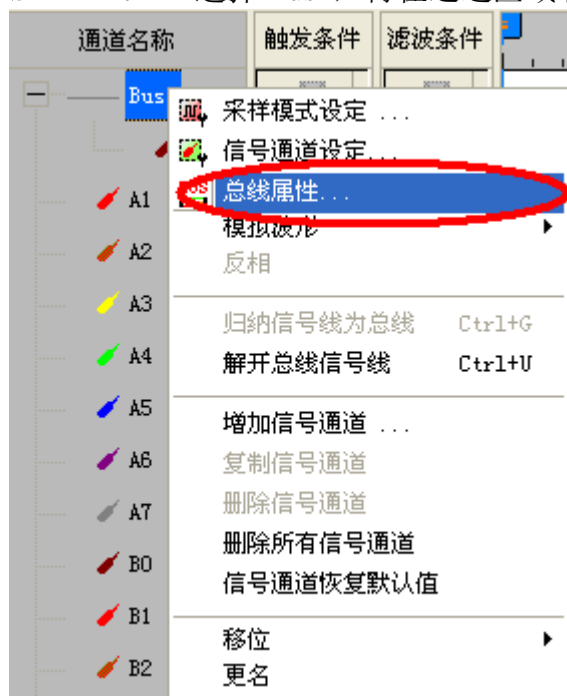


### 3. 软件注册

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1，DIGITAL LOGIC 总线协议分析至少需要 1 根线解码。

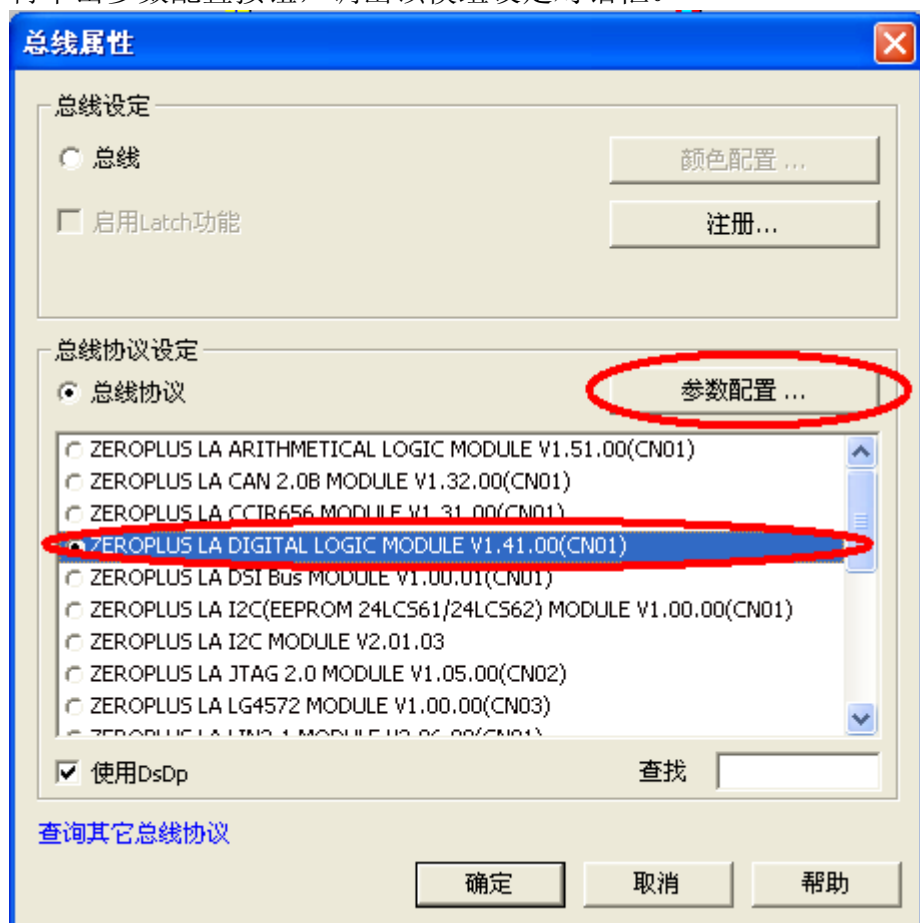


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

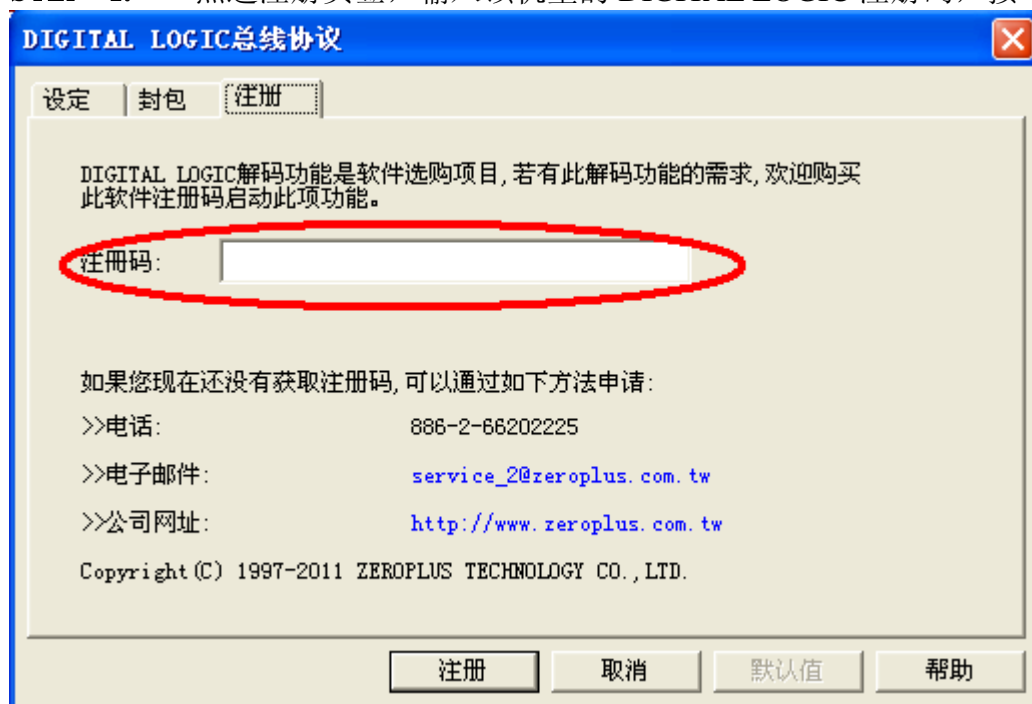




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA DIGITAL LOGIC MODULE V1.41.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

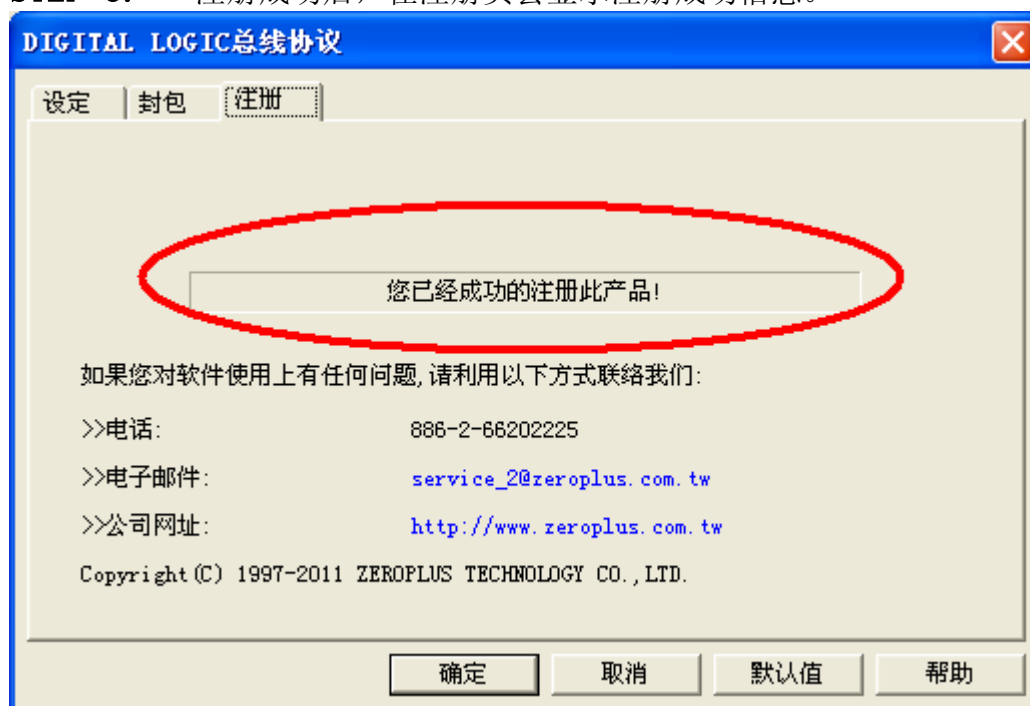


STEP 4. 点选注册页签，输入该机型的 DIGITAL LOGIC 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





## 4. 人机界面

设定部分，请参考下图界面。



DIGITAL LOGIC总线协议

设定 封包 注册

逻辑门设定

器件选择: AND

通道设定

设定...

总线协议设定

☐ 输出延迟 10 ns  
(Min:0, Max:1000)

总线协议颜色

1 [Blue bar] 0 [Purple bar] Error [Magenta bar]

确定 取消 默认值 帮助

### 通道设定



通道设定

输出

输出: A0 ☐ 虚拟输出解码模式

输入

|   |                                   |
|---|-----------------------------------|
| <input checked="" type="checkbox"/> 输入1: A0 | <input type="checkbox"/> 输入9: A0  |
| <input checked="" type="checkbox"/> 输入2: A0 | <input type="checkbox"/> 输入10: A0 |
| <input type="checkbox"/> 输入3: A0            | <input type="checkbox"/> 输入11: A0 |
| <input type="checkbox"/> 输入4: A0            | <input type="checkbox"/> 输入12: A0 |
| <input type="checkbox"/> 输入5: A0            | <input type="checkbox"/> 输入13: A0 |
| <input type="checkbox"/> 输入6: A0            | <input type="checkbox"/> 输入14: A0 |
| <input type="checkbox"/> 输入7: A0            | <input type="checkbox"/> 输入15: A0 |
| <input type="checkbox"/> 输入8: A0            | <input type="checkbox"/> 输入16: A0 |

确定 取消 默认值

逻辑门设定：逻辑器件选择：选择所须分析之逻辑闸(AND/OR/NAND/NOR/XOR/NXOR/NOT)。

总线协议设定：

输出延迟设定：自定义延迟时间上限：设定延迟时间上限值预设 为 10ns。

通道设定：

输入，输出通道选择：设定所使用通道与使用之通道数量。



虚拟输出解码模式：利用虚拟输出解码模式，无须输出即可解码。

总线协议颜色：使用者可自行设定颜色。

## 封包页

封包部分，可选择显示项目及颜色配置与封包长度。

## 注册页

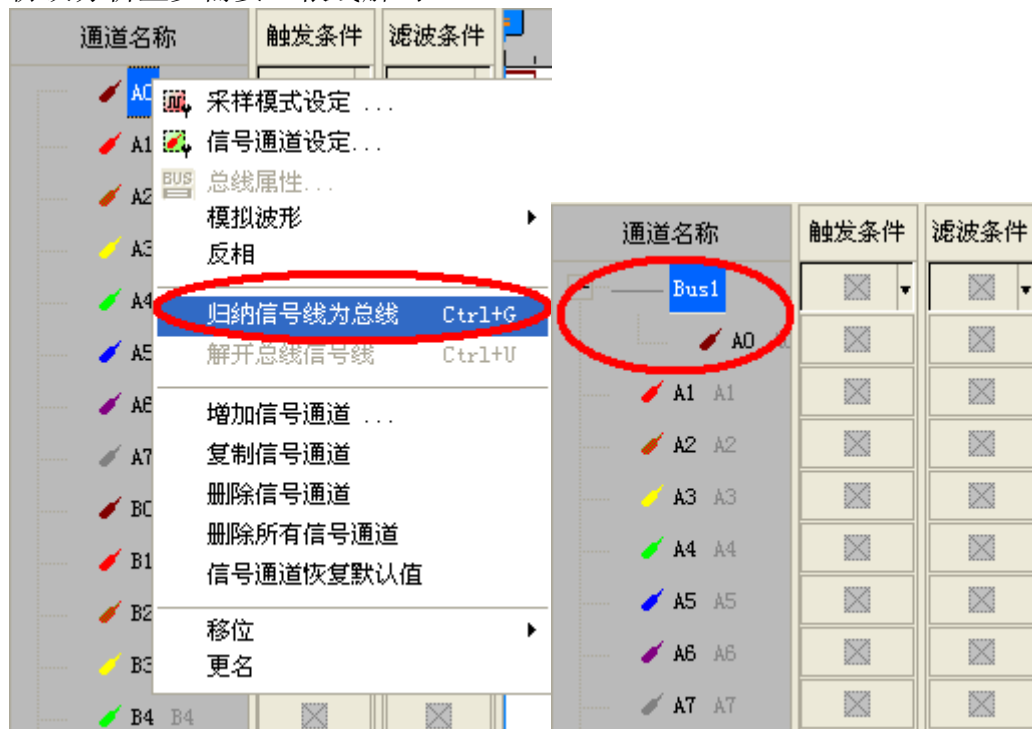
注册部分提供公司相关信息。有问题可拨打电话及来信或是上网查询。



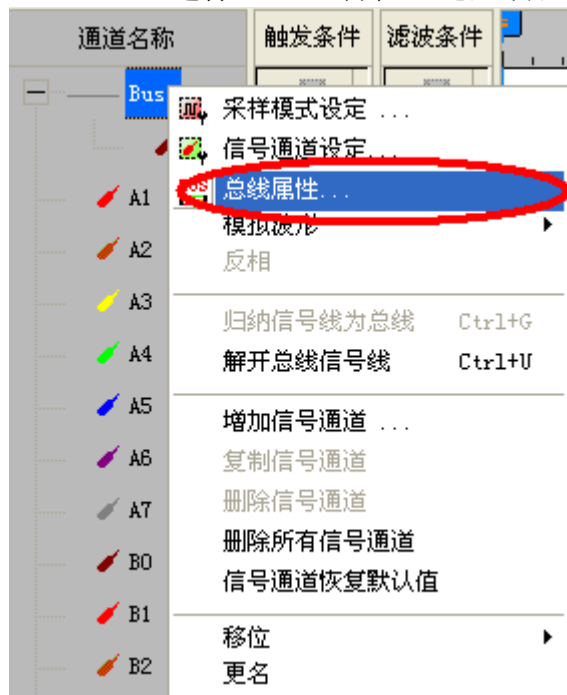


## 5. 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1，DIGITAL LOGIC 总线协议分析至少需要 1 根线解码。

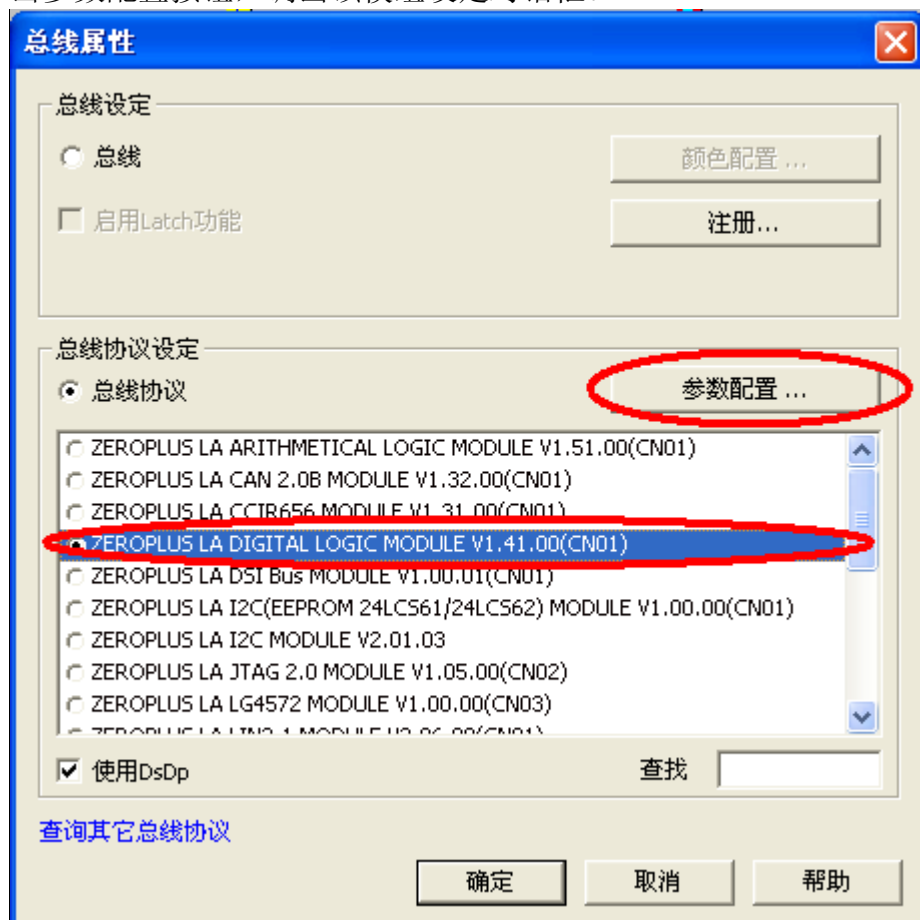


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





STEP 3. 在总线属性对话框，点选 ZEROPLUS LA DIGITAL LOGIC MODULE V1.41.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

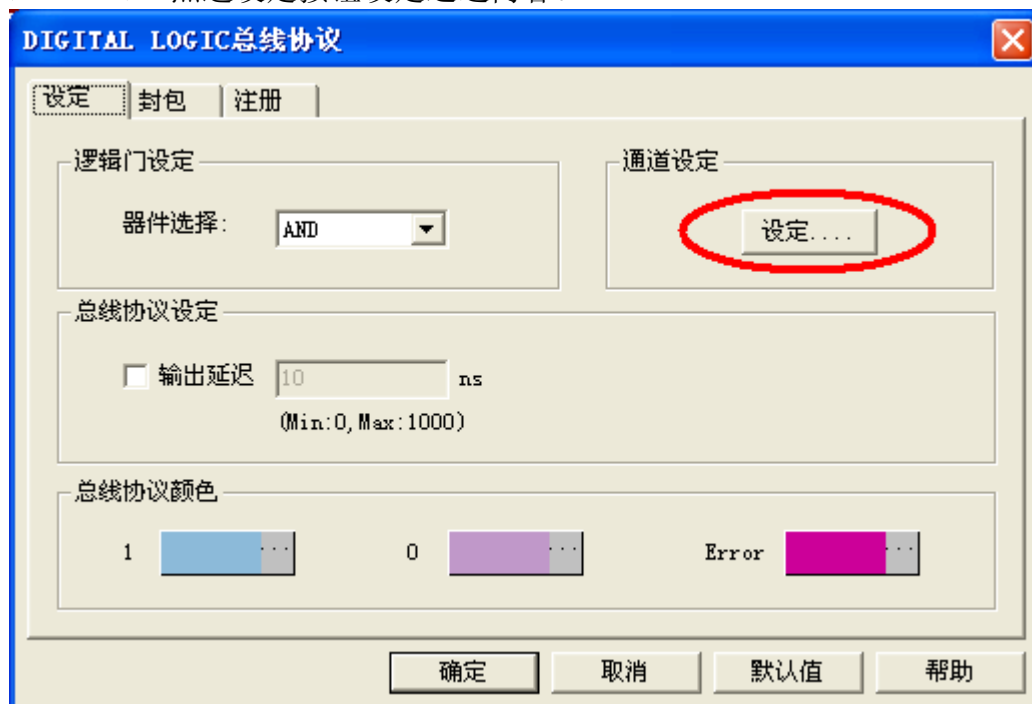


STEP 4. 逻辑门设定，选择所使用之逻辑器件 AND/OR/NAND/NOR/XOR/NXOR/NOT。





STEP 5. 點選設定按鈕設定通道內容。



STEP 6. 设定所使用的输出输入通道。



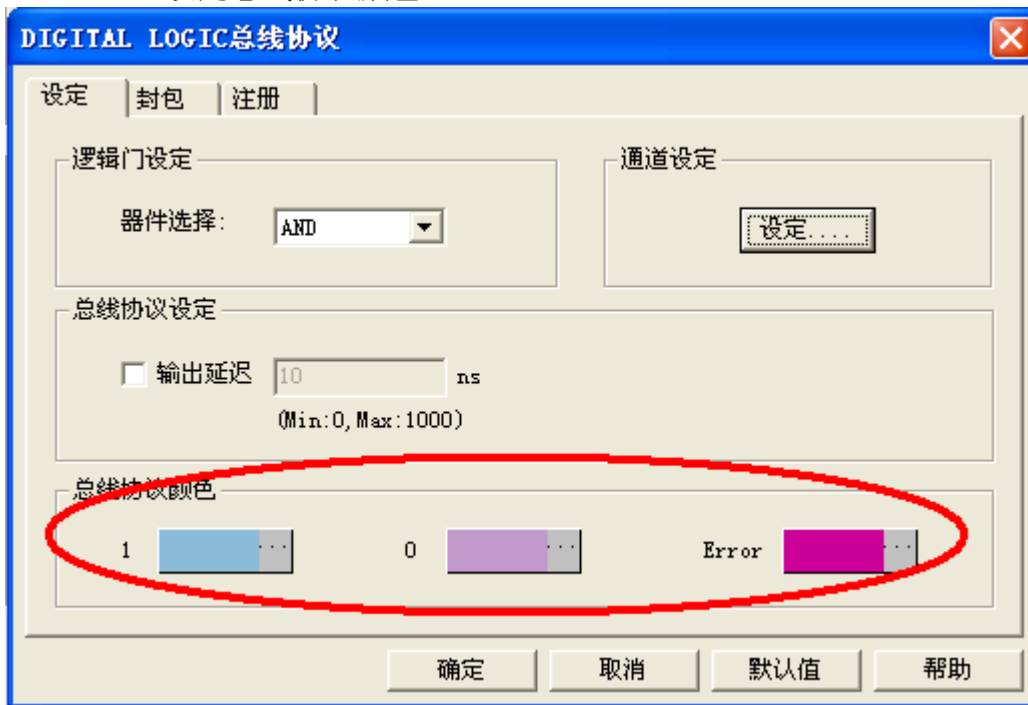


STEP 7. 若勾选虚拟输出解码模式则无须输出即可解码。

STEP 8. 自定义输出延迟时间。

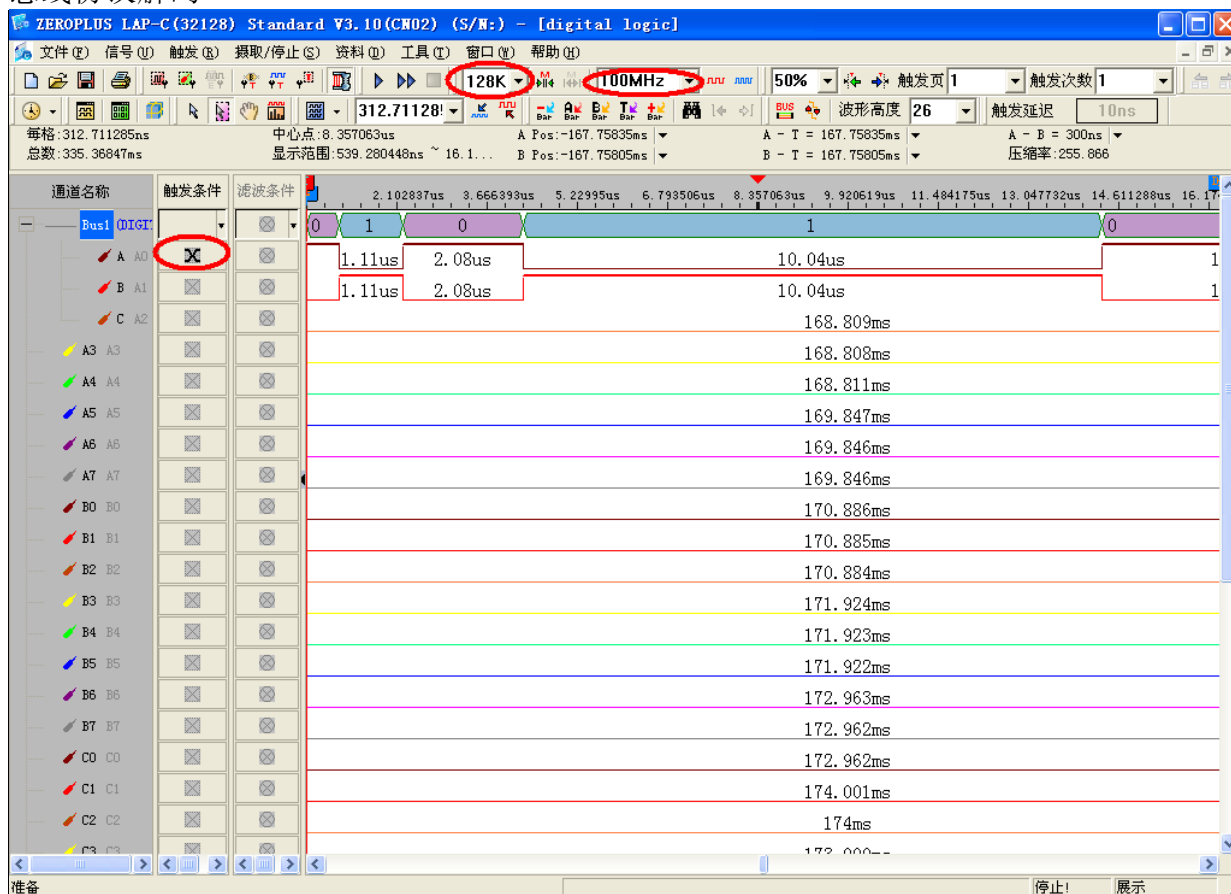


## STEP 9. 设定总线协议颜色。



## STEP 10. 总线协议分析模组译码完成图示。设定条件为任一边沿、记忆深度 128K、采样频率为 100MHz (采样频率最好是待测讯号的 4 倍以上)。

### 总线协议解码





## 封包列表

